



Rechnertechnologie III: De Morgansche Gesetze, Halbaddierer, Flip-Flop

Überblick über ausgewählte Gatter- und Verknüpfungsarten:

Konjunktion (UND-Gatter)
 $Y = A \wedge B$

A	B	Y
0	0	
0	1	
1	0	
1	1	

Disjunktion (ODER-Gatter)
 $Y = A \vee B$

A	B	Y
0	0	
0	1	
1	0	
1	1	

NICHT
 $Y = \neg A$

A	Y
0	
1	

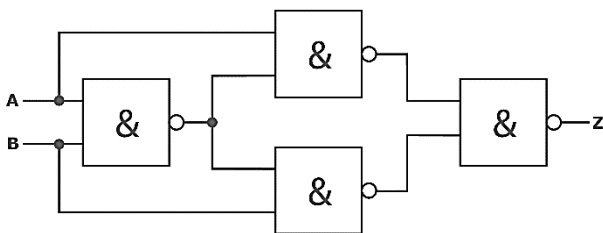
NOR
 Symbol nach US ANSI 91-1984

A	B	Y
0	0	
0	1	
1	0	
1	1	

1. Zum gemütlichen Start: Bestimmen Sie bitte die vollständigen Wahrheitstabellen für die folgenden beiden Funktionsgleichungen:

- $Y = (A \vee B) \rightarrow (B \wedge A)$
- $Y = (A \vee B) \wedge (A \wedge C) \wedge B$

2. Stellen Sie die zu der logischen Schaltung gehörende Wahrheitstabelle auf und beschreiben Sie die Schaltung mit Hilfe eines logischen Ausdrucks:



Z =

A	B			



De Morgansche Gesetze:

Erstes Gesetz: $Z = \neg(A \wedge B) = \neg A \vee \neg B$

Nachweis:

A	B	$A \wedge B$	$\neg(A \wedge B)$	$\neg A$	$\neg B$	$\neg A \vee \neg B$

Zweites Gesetz: $Z = \neg(A \vee B) = \neg A \wedge \neg B$

Nachweis:

A	B	$A \vee B$	$\neg(A \vee B)$	$\neg A$	$\neg B$	$\neg A \wedge \neg B$

Übungsaufgaben

3. Vereinfachen Sie die beiden Gleichungen unter Berücksichtigung der Gesetze De Morgans:

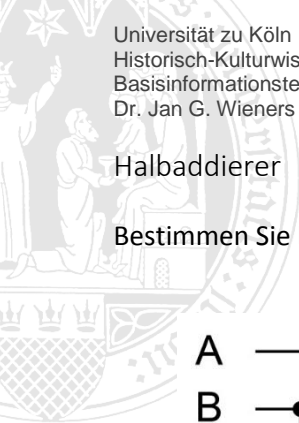
a. $\neg(\neg A \vee B) =$

Beweisen Sie die Gültigkeit der Umformung, indem Sie die entsprechende Wahrheitstabelle ergänzen:

A	B	$\neg A$	$\neg B$	$\neg A \vee B$	$\neg(\neg A \vee B)$	

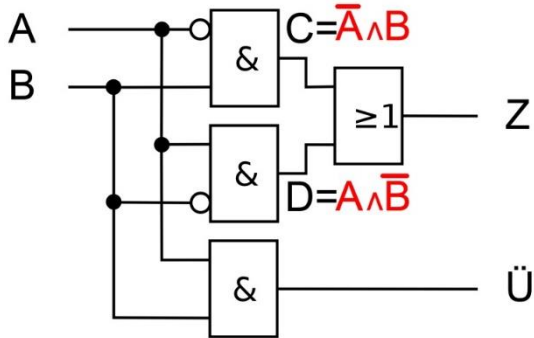
b. $\neg(A \wedge B) \vee \neg(A \vee B) =$

c. Realisieren Sie die Schaltung für den Term $A \vee B$, indem Sie ausschließlich NAND-Gatter verwenden.



Halbaddierer

Bestimmen Sie bitte die Wahrheitstabelle für die im Folgenden dargestellte Schaltung (*Halbaddierer*):



A	B	-A	-B	C	D	Z	Ü

SR-Latch / NOR-Latch / SR-Speicher-Flipflop

Stabiler Zustand I: $S = R = Q = 0$	\rightarrow SET Ausgangszustand: $S=R=Q=0$; Setzen von S auf 1	\rightarrow SET wird auf 0 gesetzt (ausgehend von t_1)	\rightarrow RESET wird auf 1 gesetzt
Stabiler Zustand II: $S = R = 0; Q = 1$	Wird zu (t_1):	Wird zu:	Wird zu: